



孕龍科技股份有限公司
ZeroPlus Technology Co., Ltd.

SPECIFICATION

MODEL: B09007-LAP-MODIFIED SPI-M

PART NO : _____

VERSION : V1.01

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
ZeroPlus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册	3
2	人机界面	5
3	使用说明	6



1 软件注册

软件注册请依照下列步骤进行注册。

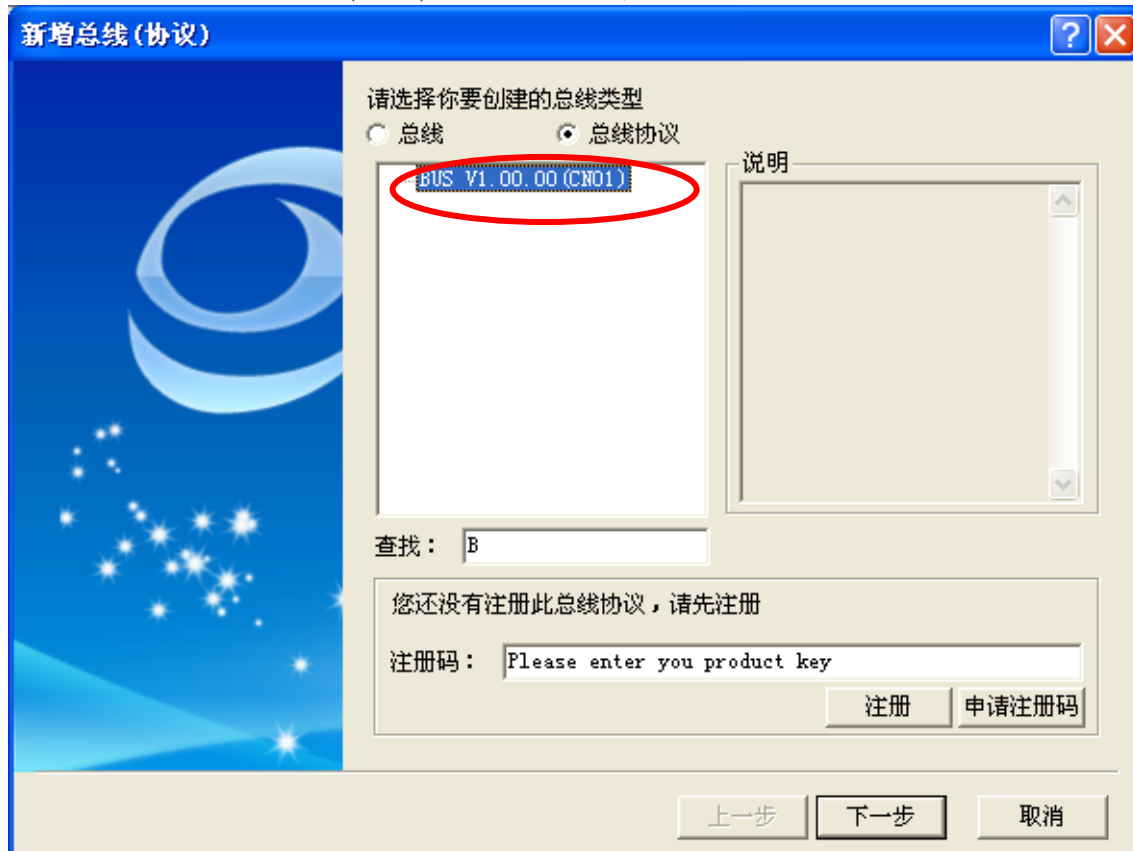
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在采样->新增总线(协议)菜单，调出新增总线(协议)对话框。

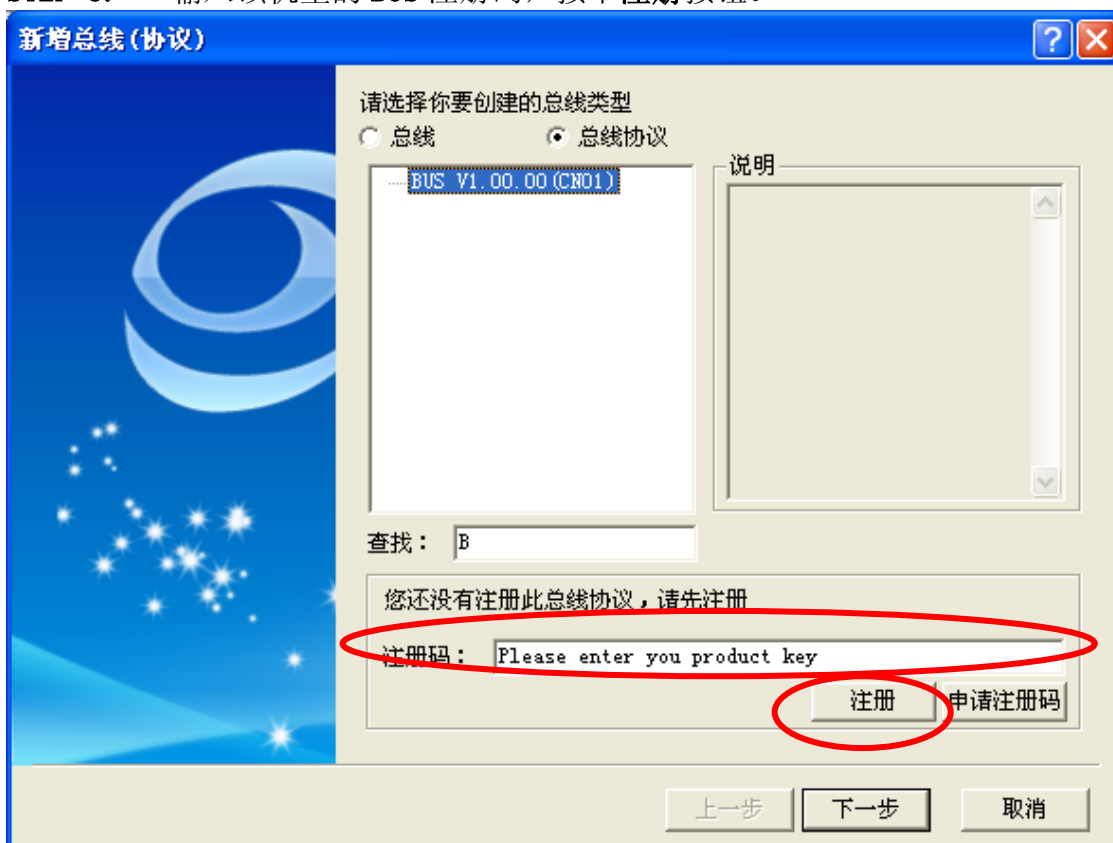


STEP 2. 在新增总线(协议)对话框，展开其它总线类，选择 BUS。

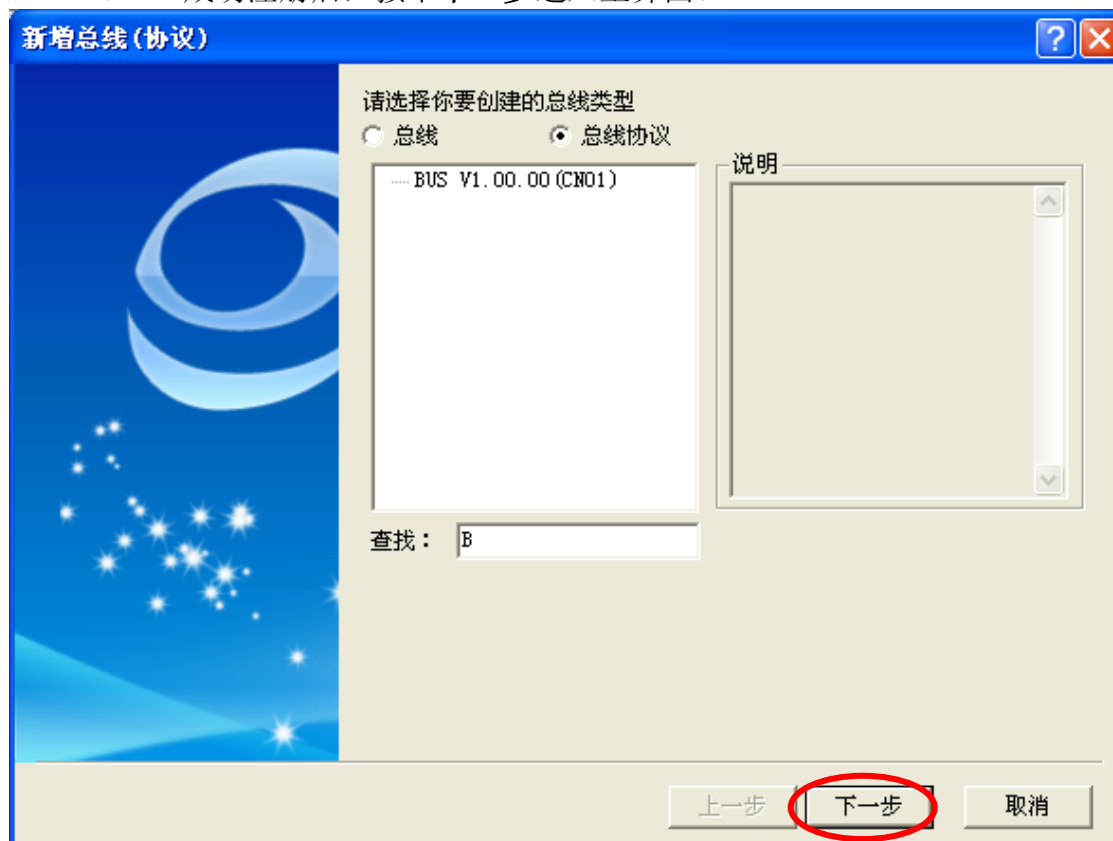




STEP 3. 输入该机型的 BUS 注册码，按下注册按钮。



STEP 4. 成功注册后，按下下一步进入主界面。





2 人机界面

在设定页，相关设定可参考下图界面。

通道设定:

CS: 片选控制通道，预设为 A0。

SCK: 时钟信号通道，预设为 A1。

SDA: 数据信号通道，预设为 A2。

总线协议设定:

采样边沿: 有两个选项，下降沿和上升沿，默认为下降沿。

数据长度: 设定一个 DATA 的长度，可选值为 8、16、24、32，也可以进行填写，填写的范围是 8-32。

无效数据最小值: 设定一个 DATA 后面连续多个取样值为 0 并能够构成无效数据所需要的最小值，默认为 20bit，可进行填写的范围是 2-255。

总线协议格式:

使用者可自行设定解码字段的颜色。Data 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。

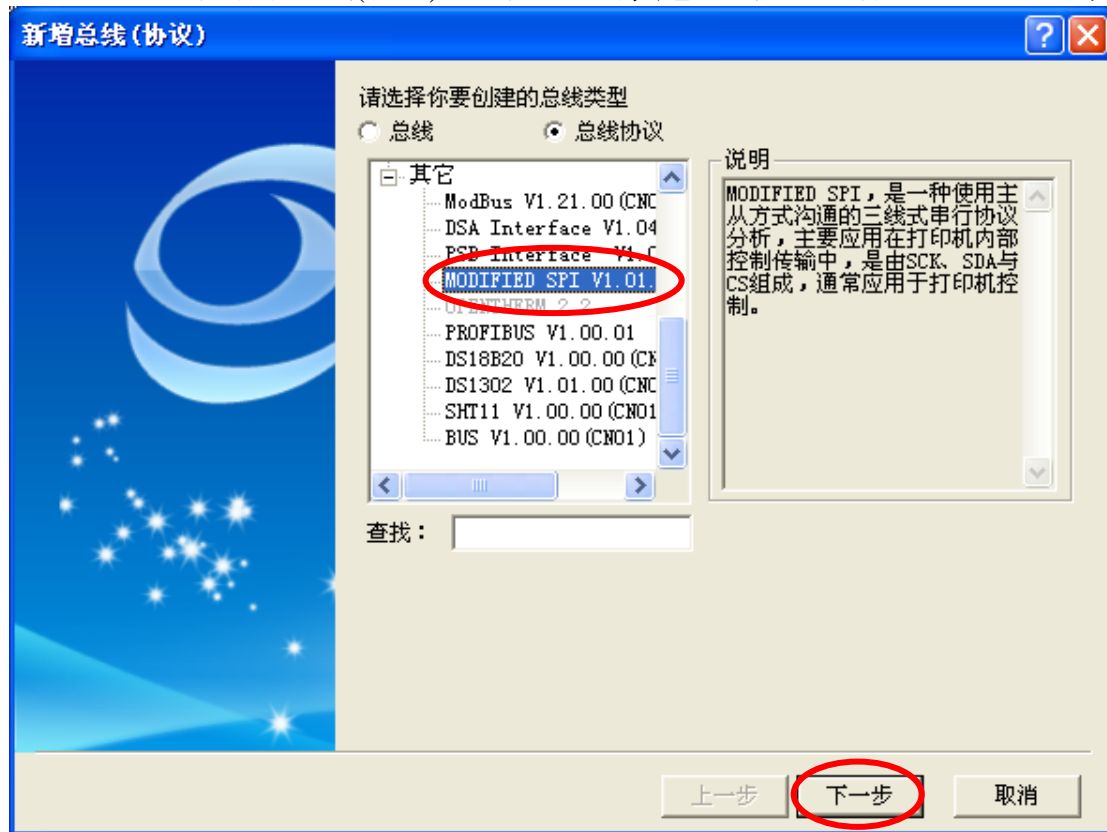


3 使用说明

STEP 1. 在采样->新增总线(协议)菜单，调出新增总线(协议)对话框。



STEP 2. 在新增总线(协议)对话框，展开其它总线类，选择 MODIFIED SPI, 按下下一步。





STEP 3. 通道设定。

MODIFIED SPI总线协议

通道设定

CS: A0

SCK: A1

SDA: A2

总线协议设定

采样边沿: 下降沿

数据长度: 8 Bits
(Min:8,Max:32)

无效数据最小值: 20 Bits
(Min:2,Max:255)

总线协议格式

Data颜色: [Green]

进制显示: 默认

默认值 上一步 下一步 取消

STEP 4. 总线协议设定。

MODIFIED SPI总线协议

通道设定

CS: A0

SCK: A1

SDA: A2

总线协议设定

采样边沿: 下降沿

数据长度: 8 Bits
(Min:8,Max:32)

无效数据最小值: 20 Bits
(Min:2,Max:255)

总线协议格式

Data颜色: [Green]

进制显示: 默认

默认值 上一步 下一步 取消



STEP 5. 总线协议格式设定。

MODIFIED SPI总线协议

通道设定

CS: A0

SCK: A1

SDA: A2

总线协议设定

采样边沿: 下降沿

数据长度: 8 Bits (Min:8,Max:32)

无效数据最小值: 20 Bits (Min:2,Max:255)

总线协议格式

Data颜色: [Green] ...

进制显示: 默认

默认值 上一步 下一步 取消

STEP 6. 按下下一步完成所有设定。

MODIFIED SPI总线协议

通道设定

CS: A0

SCK: A1

SDA: A2

总线协议设定

采样边沿: 下降沿

数据长度: 8 Bits (Min:8,Max:32)

无效数据最小值: 20 Bits (Min:2,Max:255)

总线协议格式

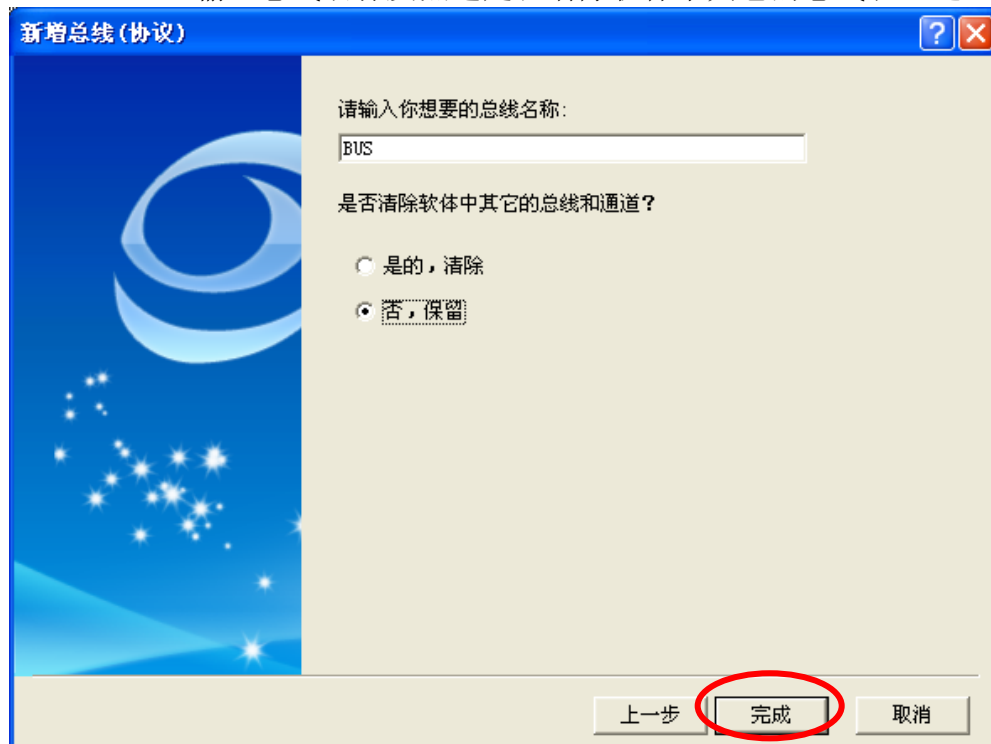
Data颜色: [Green] ...

进制显示: 默认

默认值 上一步 下一步 取消

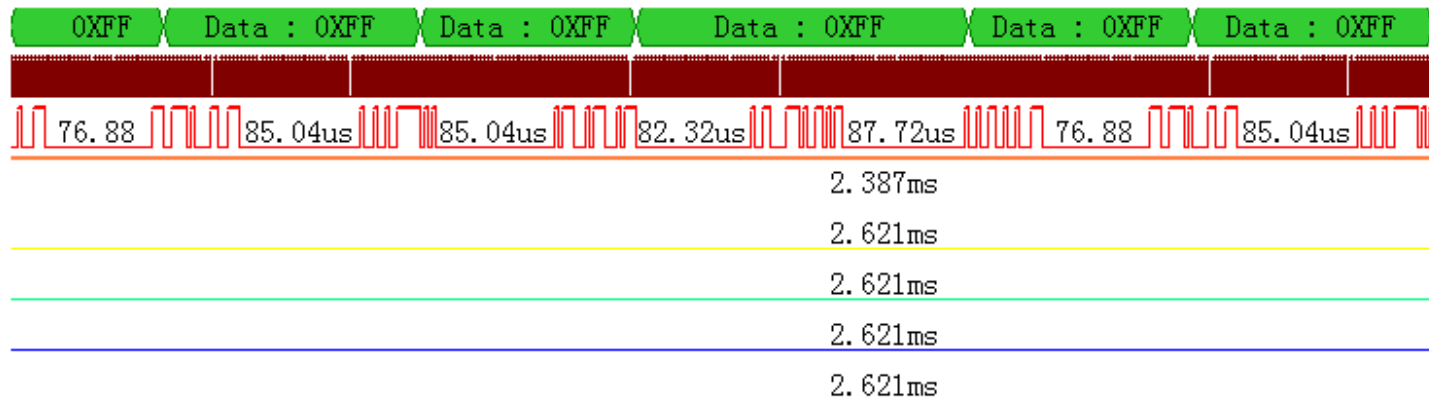


STEP 7. 輸入总线名称及点选是否清除软体中其它的总线和通道，按下**完成**按钮。



STEP 8. 总线协议分析模组解码完成图示，设定条件为任一边沿，记忆深度为 128K，采样频率为 25MHz。（采样频率最好是待测讯号的 8 倍以上）

总线协议解码



封包列表

封包 #	名称	起始点	Data
1	Bus1(MODIFIED SPI)	0.002ms	FF
2	Bus1(MODIFIED SPI)	0.16336ms	FF
3	Bus1(MODIFIED SPI)	0.39872ms	FF
4	Bus1(MODIFIED SPI)	0.58192ms	FF
5	Bus1(MODIFIED SPI)	0.73496ms	FF